

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-156166

(43)Date of publication of application : 06.06.2000

(51)Int.Cl.

H01J 11/02

C03C 17/04

H01J 9/02

H01J 11/00

H04N 5/66

(21)Application number : 10-329048

(71)Applicant : MATSUSHITA
ELECTRIC IND CO
LTD

(22)Date of filing :

19.11.1998

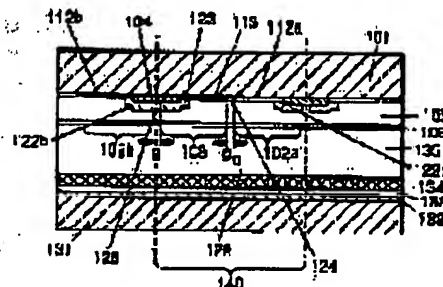
(72)Inventor : TONO HIDETAKA
TANAKA HIROYOSHI
NONOMURA KINZO
FUJIWARA SHINYA
KOSUGI NAOTAKA

(54) PLASMA DISPLAY PANEL 10-44 5/82

(57)Abstract:

PROBLEM TO BE SOLVED: To realize image display of high quality by composing first and second parallel-formed display electrodes of transparent electrodes and metal electrodes formed in electric contact with the transparent electrodes, and arranging the metal electrodes to partially overlap with a light-absorbing band which is disposed between the first and second display electrodes.

SOLUTION: Display electrodes 102a, 103 are composed of transparent electrodes 112a, 113 formed with a clearance 124 of a space (g0), and metal electrodes 122a, 123 and form a discharge cell as a pair. A clearance 125 of a space (g) is opened between adjacent display electrodes 102b, 103 and formed on a light-absorbing band 104. The metal electrodes 122a, 123 are



respectively formed on the transparent electrodes 112a, 113, so as to be electrically connected as well as to be partially overlap with the light-absorbing band 104. A metal electrode 122b of the display electrode 102b of the adjacent cell of the discharge cell 140 is similarly formed so as to partially overlap with the light-absorbing band 104, and both are formed with the space (g).

LEGAL STATUS

[Date of request for examination] 08.09.2005

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C): 1998,2003 Japan Patent Office

(18)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2000-156166

(P2000-156166A)

(43)公開日 平成12年6月6日(2000.6.6)

(51)Int.Cl.	識別記号	FI	ナニナ (多分)
H01J 11/02		H01J 11/02	B 4G059
C03C 17/04		C03C 17/04	B 5C027
H01J 9/03		H01J 9/03	F 5C040
11/00		11/00	K 5C069
H04N 5/66	101	H04N 5/66	101A

特許出願 登録 特許出願の取 11 OL (金 11 円)

(21)出願番号 特開平10-328046

(22)出願日 平成10年11月18日(1998.11.18)

(71)出願人 000005221

松下電器産業株式会社

大阪府門真市大字門真1006番地

(72)発明者 東野 秀雄

大阪府門真市大字門真1006番地 松下電器

産業株式会社内

(72)発明者 田中 博由

大阪府門真市大字門真1006番地 松下電器

産業株式会社内

(74)代理人 100007445

弁護士 岩崎 文雄 (外2名)

最要頁に続く

(54) [発明の名称] プラズマディスプレイパネル

(57) [要約]

【課題】 コンピュータおよびテレビ等の画像表示に使用されるプラズマディスプレイパネル(PDP)の点灯率による放電開始電圧の変動によるちらつきや放電マージンの変動、及び表示電極抵抗による放電電圧の低下が顕著な課題であった従来では、開口率を下げずに表示電極抵抗の低減が求められていた。また、光電変換の寸法ばらつきによる画面品質の劣化も課題となっており、コスト上昇を招く改善することが課題であった。

【解決手段】 交流型PDPに於いて、透明電極と全周電極122a、122b、123とからなる表示電極で、全周電極相を上げて光電変換104の一部に重ねて形成する。

101, 131 基板
102a, 102b, 103 表示電極
122a, 122b, 123 全周電極
104 光電変換
105 保護膜

